



MINISTÉRIO DA EDUCAÇÃO
UNIVERSIDADE FEDERAL DE GOIÁS
EDITAL COMPLEMENTAR Nº. 1 AO EDITAL Nº. 13/2010

PUBLICADO NO DIÁRIO OFICIAL DA UNIÃO DE 26/10/2010, SEÇÃO 3, PÁGINAS 89 E 90

O REITOR DA UNIVERSIDADE FEDERAL DE GOIÁS, usando de suas atribuições estatutárias e regimentais, torna público o presente edital complementar ao edital nº. 13/2010, publicado no Diário Oficial da União de 09/03/2010, páginas 49 a 51, para reabrir o período de inscrição para a área de Microprocessadores (Processo nº. 23070.003198/2010-35); e estabelece alterações no Edital, Anexo I e nas Normas Complementares referentes à área mencionada.

1- O ANEXO I do Edital nº. 13/2010 para a área mencionada passa a vigorar com a seguinte redação:

NÚMERO DE PROCESSO	VAGAS	NÚMERO MÁXIMO DE CANDIDATOS APROVADOS	CLASSE	REGIME DE TRABALHO	LOCAL DE ATUAÇÃO	ÁREA DO CONCURSO	FORMAÇÃO EXIGIDA PARA O CARGO	PERÍODO DE INSCRIÇÃO	REMUNERAÇÃO MENSAL	UNIDADE ACADÊMICA RESPONSÁVEL**
23070.003198/2010-35	01	05	Adjunto	DE	Goiânia	Microprocessadores	Graduação em Engenharia Elétrica ou de Engenharia de Computação. Doutorado em Engenharias IV, conforme tabela de áreas de conhecimento da CAPES.	26/10/2010 a 17/11/2010	R\$ 7.333,67 (sete mil trezentos e trinta e três reais e sessenta e sete centavos)	EEEC

**** ENDEREÇO**

ESCOLA DE ENGENHARIA ELÉTRICA E DE COMPUTAÇÃO - EEE/UFG

Endereço de realização do concurso:

Av. Universitária, nº. 1488 - Quadra 86 - Bloco A - 3º piso - Setor Leste Universitário - 74605-010 - Goiânia - GO, Telefone/Fax: (62) 3209-6292
Endereço Eletrônico: idalina@eee.ufg.br ou secretaria@eee.ufg.br sítio: www.eee.ufg.br
Horário de Atendimento: das 7h30min às 17h30min

2- O subitem 4.1.8.1 do referido edital passa a vigorar com a seguinte redação:

O valor da taxa de inscrição é de R\$ 147,00 (cento e quarenta e sete reais) para a Classe de Adjunto, Nível I, em regime de Dedicção Exclusiva, R\$ 93,00 (noventa e três reais) para a Classe de Assistente, Nível I, em regime de Dedicção Exclusiva, R\$ 40,00 (quarenta reais) para a Classe de Assistente, Nível I, em regime de 20 horas e R\$ 62,00 (sessenta e dois reais) para a classe de Auxiliar em regime de Dedicção Exclusiva e deve ser recolhida através de GRU, obtida através do sítio da UFG (www.ufg.br) no ato de inscrição ao concurso.

3- O item "III DAS PROVAS" das Normas Complementares do Edital nº. 13/2010, nas letras "a" e "b", para a área mencionada, passa a vigorar com o seguinte texto:

III – DA PROVA ESCRITA E DIDÁTICA:

- No que se refere ao inciso I do artigo 18: prova escrita.
- O conteúdo exigido para o concurso reúne assuntos na área de Microprocessadores. A lista dos pontos sobre o conteúdo exigido é a seguinte:
 - Arquitetura interna do microprocessador (Unidade de Controle, Unidade Lógica e Aritmética e Registradores): conceituação e técnicas de implementação.
 - Microcontroladores famílias 8051 e PIC: arquitetura, conjunto de instruções e projetos.
 - DSPs (*Digital Signal Processors*): conceituação, arquitetura e aplicações.
 - Técnicas para aumento de desempenho do sistema computacional
 - Barramentos seriais: UART (RS-232, RS-422, RS-485), I²C (*Inter-Integrated Circuit*), SPI (*Serial Peripheral Interface*).
 - Organização de múltiplos processadores (SISD, SIMD, MISD, MIMD).
 - Linguagens de Descrição de Hardware (HDL: *Hardware Description Languages*) e ferramentas EDA (*Electronic Design Automation*).
 - Lógica Programável: PAL, GAL, CPLD e FPGA.
 - Módulos pré-caracterizados (cores), componentes de propriedade intelectual (IP: *Intellectual Property*);
 - Sistemas computacionais em um único circuito (SoC: *System on Chip*): projeto e aplicações.



MINISTÉRIO DA EDUCAÇÃO
UNIVERSIDADE FEDERAL DE GOIÁS
EDITAL COMPLEMENTAR Nº. 1 AO EDITAL Nº. 13/2010

4- O item "IV DA INSTALAÇÃO DO CONCURSO" das Normas Complementares do Edital nº. 13/2010 passa a vigorar com o seguinte texto:

Dia 29/11/2010, das 08h00 às 08h30min, na Secretaria da Escola de Engenharia Elétrica e de Computação (de acordo com o artigo 11 da resolução CONSUNI/CEPEC nº 01/2007).

5- O item "V CRONOGRAMA DE REALIZAÇÃO DO CONCURSO" das Normas Complementares do Edital nº. 13/2010 passa a vigorar com a seguinte redação:

A instalação do concurso dar-se-á no dia 29/11/2010

29/11/2010 – 8h30min - Sorteio de ponto para a prova escrita

30/11/2010 – 8h00min - Prova escrita

O cronograma das demais etapas será divulgado durante a Instalação do Concurso.

6- As demais condições inerentes ao concurso referente à área mencionada continuam regulamentadas pelo Edital nº. 13/2010.

Goiânia, 25 de outubro de 2010.

Prof. Edward Madureira Brasil
Reitor